PATENT ABSTRACTS OF JAPAN

(11)Publication number:

63-282967

(43) Date of publication of application: 18.11.1988

(51)Int.CI.

G11B 20/18 G11B 20/10

(21)Application number: 62-118537

(71)Applicant: PIONEER ELECTRONIC CORP

(22)Date of filing:

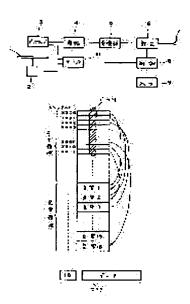
15.05.1987

(72)Inventor: TANAKA HIDEO

(54) DISK RECORDING SYSTEM

(57)Abstract:

PURPOSE: To prevent an overflowing and the shorten an access time while securing a user area capacity by making a part of the low order into an (n) pieces of pointers for selecting data alternating areas among addresses for a user unit area in a disk. CONSTITUTION: For a recording signal, an error correcting code, etc., are added by a correcting circuit 6, the signal is supplied through a modulating/ demodulating circuit 5 to a pick-up 3 ad the signal is recorded to a disk 1 with a laser beam. The disk 1 is classified into a user area and an alternating area, and at respective areas, a track as the unit area of recording and reproducing is formed by a plural sectors. Respective sectors are composed of the ID area and a data area. The alternating area is classified into an (n) pieces of areas, a comparative low-order bit among the track address of a user area is used as a pointer to select either of the (n) pieces of the alternating areas. As a result, the alternating area is effectively used, and the capacity of the user area is enlarged only by the part.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑩ 日本国特許庁(JP)

① 特許出願公開

四公開特許公報(A)

昭63-282967

@int.Cl.⁴

識別記号

庁内整理番号

· 每公開 昭和63年(1988)11月18日

G 11 B 20/18

101

A-6733-5D C-6733-5D

審査請求 未請求 発明の数 1 (全5頁)

❷発明の名称

デイスク記録方式

②特 願 昭62-118537

塑出 願 昭62(1987)5月15日

砂発 明 者 田

英男

埼玉県所沢市花園4丁目2610番地 パイオニア株式会社所

沢工場内

⑪出 願 人 パイオ

パイオニア株式会社

東京都目黒区目黒1丁目4番1号

四代 理 人 弁理士 稲本 義雄

明 初 客

1. 発明の名称

ディスク記録方式

2. 特許請求の範囲

ディスクを、ユーザがデータを書き込み可能な ユーザ領域と、該ユーザ領域への書き込みが正し く行われなかった場合に該データを書き込む交替 領域とに区分し、さらに該交替領域をn個に区分 し、該ユーザ領域のデータを書き込む所定の単位 領域のアドレスのうち比較的下位の一部を、n個 の該交替領域のいずれかを選択するポインタとす ることを特徴とするディスク記録方式。

3.発明の詳細な説明

(産業上の利用分野)

本発明は追記型の光ディスク装置等に用いて好 適なディスク記録方式に関する。

(発明の板要)

本発明においては、複数に区分された交替領域 を選択するポインタとして、ユーザ領域のデータ を香き込む単位領域のアドレスの下位の一部が用 いられる。

〔背景技術〕

第5 図は従来の追記型光ディスクを概念的に表わした図である。ディスクは通常内周側のユーザ 領域と外周側の交替領域とに大きく2つに区分を 可域と 同一位図にデータを ひい。 そこでユーザ領域 される) に 記録することはできない。 そこでユーザ領域 される) に でっと を 告き込み(記録し)、 直 ちに べ リファ で 別に で あるような とき、 その データ を 使 は 交替 は 交替 で で あるような とき、 その データ に で あった として で アイスクにディフェクト があった として データが正しく 記録されるようになっている。

しかしながらこの方式においては交替領域の各トラックにデータが順次記録されていくので、交替領域から所望のデータを読み出す(再生する)とき、各トラックを最初から順次再生していかなければならず、アクセス時間が長くなる欠点がある。

第6図の実施例はこの点を改良するため、ユー

ザ領域と交替領域との間にポインタ領域を設け、 そこにユーザ領域のトラックアドレスと、それに 対応する交替領域のトラックアドレスとを記録す るようになっている。従ってこのポインタを先ず 読み取り、対応する交替領域のトラックアドレス をシークし、そのアドレスのデータだけを認み取 ればよいことになる。しかしながらこの実施例は ポインタ領域の分だけユーザ領域の容量が小さく なる欠点がある。

第7因の実施例においてはユーザ領域が複数の 領域に区分され、各ユーザ領域に対応して交替領域も複数の領域に区分されている。

第8回の実施例は第7回の実施例にポインタ領域を付加した複成になっている。

第7回及び第8図の実施例はユーザ領域に対応して交替領域を分散させているため、特に第8回の実施例はさらにポインタ領域も分散させているため、アクセス時間を短くすることができるが、ディフェクトが1つのユーザ領域に集中した場合(光ディスクは特にその傾向が強い)、対応する交

- 3 -

さらに交替領域を n 個に区分し、ユーザ領域のデータを巻き込む所定の単位領域のアドレスのうち比較的下位の一部を、n 個の交替領域のいずれかを選択するポインタとすることを特徴とする。

〔作用〕

ディスクはユーザ領域と交替領域とに区分される。ユーザ領域にはディフェクト等によりユーザ領域にはディフェクト等によりユーザ領域に正しく書き込むことができなかった「個域に正しく書き込むことがではならに「の交替領域の所定の単位の比較的アドレスが付されており、このアドレスが使きないでの一部が、「個の交替領域のいずれかが特定される。

〔寒 旋 例〕

第1回は本発明のディスク記録方式を追記型光 ディスク装置に応用した場合のブロック図である。 入力手段9により記録を指令すると、マイクロコ ンピュータ等よりなる制御回路8はサーボ回路1 替領域がオーバフローするおそれがあり、またユーザ領域の容量が小さくなる。

第9図の実施例はこの点を改良したもので、交替領域を分散させるとともに、オーバフローした分を吸収するため、各ユーザ領域に対して共通に用いられる交替領域が設けられている。その結果この実施例においてはその分だけユーザ領域の容量がさらに小さくなる。

〔発明が解決しようとする問題点〕

このように従来の方式は記録客量、アクセス時間又はオーバフローのいずれかの問題点が残り、 いずれの条件をも平均的に満足することができな い欠点がある。

そこで本発明はこれらの条件をすべて平均的に 満足するようにするものである。

[問題点を解決するための手段]

本発明はディスク記録方式において、ディスクを、ユーザがデータを書き込み可能なユーザ領域 と、ユーザ領域への書き込みが正しく行われなかった場合にデータを書き込む交替領域とに区分し、

- 4 -

Oを制御し、スピンドルモータ2を介してディスク1を回転させる。

一方端子 7 より入力された記録個号は訂正回路 6 によりインターリーブ、誤り訂正符号の付加等 の処理が施され、変復調回路 5 に供給される。変 復関回路 5 は入力値号を例えば M*変調して出力 する。この出力値号は増額回路 4 により増額され、 ピックアップ 3 に供給される。ピックアップ 3 は 入力信号に対応してディスク 1 に限射する レーザ 光等を制御する。その結果ディスク 1 に信号が記録される。

制御回路8は記録終了後、直ちにベリファイリードを実行させる。すなわちサーボ回路10を介してピックアップ3の位置を制御し、いま記録した信号を再生させる。ピックアップ3より出力された再生信号は増幅回路4により増幅され、さらに変復調回路5によりM®復調される。復調信号は訂正回路6に入力され、誤り訂正、ディインターリーブ等の処理が行われる、再生信号の誤増値であったり、誤りの数が所定の基準値

以上である場合、制御回路 8 は交替領域に同一の データを再度記録させる動作を実行する。

交替領域はn個(実施例においてはn=16)の 領域(交替1乃至交替16)に区分されている。そ してユーザ領域のトラックアドレスのうちの比較 的下位のlog,nビットがn個の交替領域のいずれ

- 7 -

では連続するトラックのデータをn個のですることとは連続するトラックのデすることとのですることとののがない。 かって交替領域に利用されるのないが、 かっというではないが、 がったいが、 がいるのでは、 から、 できるのでは、 から、 できるのでは、 から、 できるのでは、 から、 できるのでは、 から、 できるのでは、 できるのでは、 できるのでは、 できるのでは、 できるのでは、 できるのでは、 できるのでは、 できるのでは、 できる。

第4図は本発明の他の実施例を表わしている。 この実施例は、上述した第9図の交替領域の共用 部分をn個に区分した場合を示している。この場 合第2図の実施例における場合より交替領域の占 める割合が大きくなるのでその分ユーザ領域の容 量が小さくなるが、殆どの場合、専用の交替領域 で処理できるためアクセス時間は第2図の実施例

-9-

かを選択するポインタとして用いられる。例えば いまトラックアドレスが4桁の16進数で表わさ れるものとすると、その最下位の1桁(2進数で は4ピット)がポインタとされる。すなわち最下 位の1桁が0であるアドレスのトラックは交替1 に、1であるアドレスのトラックは交替2に、以 下同様にEであるアドレスのトラックは交替15 に、Pであるアドレスのトラックは交替16に、 各々対応される。従って例えば最下位の1桁が0 であるアドレスのトラックのデータを交替領域に 記録する場合は、16個のうち交替1に記録され る。その結果例えば第2図に斜線で示すように、 ユーザ領域の連続するトラックにディフェクトが 存在する場合(ディスク半径方向にディフェクト が存在する場合)、第2桁が0で、最下位桁が0 乃至Fのアドレスに対応するトラックのデータが、 交替1乃至交替16の最初のトラックに順次記録 される。さらに第2桁が1で最下位桁が0及び1 のアドレスに対応するトラックのデータは、交替 1と交替2の第2のトラックに順次記録される。

- 8 -

の場合より早くなる。

〔効果〕

以上の如く本発明はディスク記録方式において、ディスクを、ユーザがデータを書き込み可能なユーザ領域への書き込みが正して行われなかった場合にデータを書き込む交替領域とに区分し、さらに交替領域をn個に区分しのデータを書き込む所定の単位領域のデータを書き込む所定の単位領域ので、ユーザ領域の容量を確保しつつ、オーバフローを防止し、アクセス時間も比較的短くすることができる。

4. 図面の簡単な説明

第1 図は本発明のディスク記録方式を応用した 場合の光ディスク装置のブロック図、第2 図はそ のディスクの領域の模式的説明図、第3 図はその セクタの説明図、第4 図はその他の実施例のディ スクの領域の模式的説明図、第5 図乃至第9 図は 従来のディスクの領域の模式的説明図である。 -1

.

゛1・・・ディスク

2・・・スピンドルモータ

3・・・ピックアップ

4・・・増幅回路

6・・・変復期回路

6・・・打正回路

7 · · · 端子

8・・・制御回路

9・・・入力手段

10・・・サーボ回路

以上

特許出願人 パイオニア株式会社 代理人 弁理士 稲本義雄

- 11 -

第 | 図

